PAT-NO:

JP356133834A

DOCUMENT-IDENTIFIER:

JP 56133834 A

TITLE:

MANUFACTURE OF SEMICONDUCTOR DEVICE

PUBN-DATE:

October 20, 1981

INVENTOR-INFORMATION:

NAME

KAWAKATSU, AKIRA

ASSIGNEE-INFORMATION:

NAME

OKI ELECTRIC IND CO LTD

COUNTRY

APPL-NO:

JP55036294

APPL-DATE:

March 24, 1980

INT-CL (IPC): H01L021/306

US-CL-CURRENT: 257/E21.251, 438/16 , 438/FOR.101

ABSTRACT:

PURPOSE: To $\frac{\text{detect}}{\text{detect}}$ the etching status of an insulating film by using etchants soaked with the insulating film and $\frac{\text{resist}}{\text{film}}$ but will not be soaked with a semiconductor substrate wherein the soaked status of the etchants is visually observed.

CONSTITUTION: A photoresist 3 is provided on a semiconductor substrate 1 having an insulating film 2 for patterning to consist the photoresist 3 as a mask. And in etching the insulating film 2 by etchants (an aqueous solution of hydrofluoric acid group) soaked with the insulating film 2 and resist film 3 but will not be soaked with the <u>semiconductor</u> substrate 1, etching status (When the etching has been completed, the etchants will not exist at an opening 6) is detected by visually observing the leakage status of the etchants 4 after pulling the substrate 1 out of the etchants. In this way, the completion of etching can visually by confirmed. Therefore, an etching process will be simplified.

COPYRIGHT: (C)1981, JPO&Japio

(9) 日本国特許庁 (JP)

① 特許出願公開

⑩公開特許公報(A)

昭56-133834

⑤Int. Cl.³H 01 L 21/306

識別記号

庁内整理番号 7131-5F **砂公開 昭和56年(1981)10月20日**

発明の数 1 審査請求 未請求

(全 4 頁)

効半導体装置の製造方法

创特

顧 昭55-36294

20出

願 昭55(1980)3月24日

@発 明 者 川勝章

東京都港区虎ノ門1丁目7番12

号沖電気工業株式会社内

切出 願 人 沖電気工業株式会社

東京都港区虎ノ門1丁目7番12

号

個代 理 人 弁理士 菊池弘

an an 🛊

1. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

(1) 表面に色線膜を存在をとれているとは、 一次では、 一がでは、 一がでは

(2) 前配絶機膜がシリコン酸化膜でありかつ前配エッチング液が弗酸系水溶液であることを特徴とする特許請求の範囲第1項記載の半導体装置の製

造方法。

3. 発明の詳細な説明

との発明は、エッチングの終了時点を肉限で判 定できるようにした半導体装置の製造方法に関す 3

半導体装置は周知のように、半導体差板に選択 的に不純物を導入する工程の反復によつて製造す るが、その際に、半導体基板の表面の絶微膜を選 択的に除去する工程(以下、エッチングと称する) が不可欠である。

以下、シリコン半導体装置におけるシリコン酸化膜の弗酸系水溶液を用いたエッチング工程を例にとつて、従来の半導体装置の製造方法について脱明する。

シリコン酸化膜のエッチングは通常、半導体基板の表面に選択除去するパターンを焼き付けた酸性の膜(レジスト)を設けて、弗酸系水溶液(エッチング液)に浸漬する方法によつて行われる。

酸化膜およびレジストはエッチング液に濡れ、 一方、シリコン半導体基板はエッチング液に濡れ あるいはその他の形状にしてもよい。

以上説明したように、上述の第1の実施例では、エッチングの終了する時点では、エッチング液排斥領域6が内限で容易に観察できるため、エッチングルでなるいはエッチング過剰などの従来の方法の欠除を回避することが可能となり、さらに、顕微鏡検査も全く行わないか、あるいは確認のための作業が短時間で済ませると云う利点がある。

また、開口簿 5 の編は数ミクロンないし数 1 0 ミクロンで十分であるので、半導体装置チップの周辺に一般に存在する空隙部分に第2 図に示すする空隙部分に第2 図に示すするとなければ、半導体装置チップ 面領を増大することなく達成できる、さらに、この領域を用いて、導入した不純物の拡散深さなどを測定できると云う利点もある。

なお、上記の実施例では、エッチング液 4 化対して、エッチングする系1 の膜が濡れ、エッチングがあ第2 の膜が濡れない場合について述べたが、第2 の膜が濡れても、その下に存在する膜(あるいは半導体基板)の少なくとも一

い絶縁膜のエッチング液に半導体基板を浸漬させてエッチング液より半導体基板を取り出して絶縁膜のエッチング状態を目視監察するようにしたので、エッチング工程に非常に広範囲な利用分野があり、エッチング工程の簡便化、エッチング時間の短縮化、歩留りの向上を期することができる。

4. 図面の簡単な説明

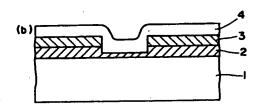
第1図(a)ないし第1図(c)はこの発明の半導体装置の製造方法の一実施例を説明するための工程説明図、第2図はこの発明の半導体装置の製造方法の一実施例により製造された半導体基板の平面図、第3図は第2図の半導体基板を実現するための半導体チでで、第4図はこの発明の半導体装置の製造方法の第2の実施例により得られた半導体装置の部分断面図である。

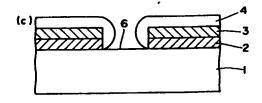
1 … 半導体基板、 2 … 絶骸膜、 3 … レジスト膜、 4 … エッチング液、 5 … 謂口摶、 6 … エッチング 液排斥領域、 7 … 第 1 層配線金属、 8 … 中間絶骸、 9 … 半導体装置チップ、 1 0 … 半導体基板に接す る領域。 つが濡れなければ、この発明の製造方法を使用することができる。

第4図はこの発明の半導体装置の製造方法の第 2の実施例により製造された半導体装置の部分的 断面図である。この第4図において、1はシリコンの半導体基板、2はシリコン酸化膜でよる絶縁 膜、7は第1層配線を属、8は中間絶縁膜である。 中間絶縁度8はいわゆるスルーホールエッチング を行う場合には、絶縁度2かよび第1層配線をある。 7を設ければ、絶縁に中間絶縁が半導な 1に接ければ、第1の実施例と全を検出すること ができる。

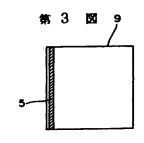
以上のように、との発明の半導体装置の製造方法によれば、半導体基板の表面に絶縁膜を介して形成されたレジスト膜を選択的に除去して半導体基板の両端部間に延在する複数の開口導を形成し、 この開口準内の絶縁膜を除去するために絶縁膜と レジスト膜には濡れるが、半導体基板には濡れな

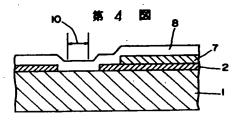
1 🗵





第 2 図





手 続 補 正 甞

昭和55年7月16日

特許庁長官 川 原 館 篇

- 1. 事件の表示
 - 昭和 55年
- 2. 発男の名称

3 補正をする者

事件との関係

年 月

(029) 神氣気工業株式会社

4 代 理 人

〒105 東京都港区虎ノ門一丁目2番20号

弁理士 菊

- コード第6568号 電話 591 3065・501 5 昭和
- 5. 補正命令の日付 6. 補正の対象

明細書の発明の詳細な説明の個

7. 補正の内容

別紙の通り



- 7. 補正の内容
- 1) 明細書2頁16行⇒よび17行「酸性」を 「耐酸性」と訂正する。
- 2) 同3頁2行「微化膜」を「微化膜厚」と訂正
- 3) 同4頁2行「延存」を「延在」と訂正する。
- 4) 同8頁8行「中間絶縁膜8は」を「中間絶縁 膜8の」と訂正する。

BEST AVAILABLE COPY